

学科 学年	専攻科 1年	科目, 分類	計算機アーキテクチャ[計ア] Computer Architecture	講義, 選択	前期 2単位	担 当	加藤 繁 KATOH Shigeru
----------	-----------	-----------	---	-----------	-----------	--------	-----------------------

**【内容と目標】**

計算機内部の素子の働きおよび素子間を繋ぐバスと信号のタイミングを理解し、計算機全体の構造を学ぶ。

**【教科書等】**

Digital Logic and Microprocessors

**【評価方法】**

試験50%、課題レポート50%

**【関連科目】**

**授 業 計 画**

- 第 1 週 Boolean Algebra and Digital Logic
- 第 2 週 Computer Arithmetic and Code
- 第 3 週 同上
- 第 4 週 Combinational MSI Parts,ROM and PLAs
- 第 5 週 同上
- 第 6 週 Sequential Circuits
- 第 7 週 同上
- 第 8 週 試験
- 第 9 週 Synthesis of State Machines
- 第 10 週 Register Transfer Design
- 第 11 週 Small Computer Organization and Programming
- 第 12 週 Memory and Input/Output
- 第 13 週 Serial Input/Output
- 第 14 週 Microprocessor-Based System Design
- 第 15 週 試験

**【備 考】**